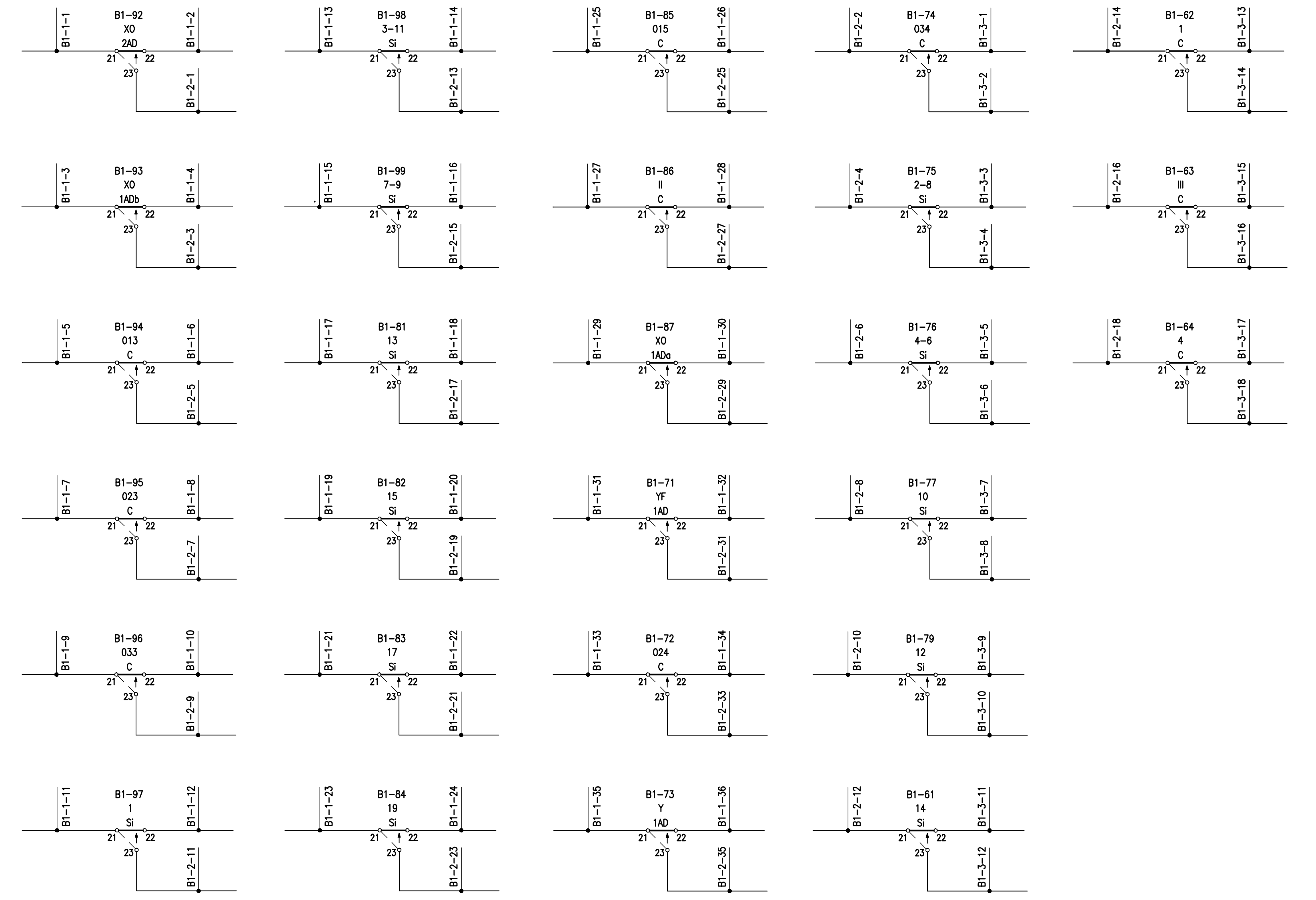


ESTE INTERZISA MODIFICAREA, INSTRUMENTAREA, COPEREA SI MULTIPLICAREA ACESTOR SCHEME ELECTRICE SUB FORMA TIPARITA SAU ELECTRONICA, FARA APROBAREA SORSA A AREI CARE ARE DREPTUL DE PROPRIETATE INTELECTUALA ASUPRA ACESTORA  
 AREX ISI REZERVA DREPTUL DE A MODIFICA ACESTE SCHEME ELECTRICE ATUNCI CAND ESTE NECESAR.

D					
C					
B					
A					
Indice Index	Data Date	Modificari / Revision	Proiectant Designer	Aprobat Consultant Approved Consultant	Aprobat CFR Approved CFR
GUVERNUL ROMANIEI ROMANIAN GOVERNMENT		PROIECT FINANȚAT DE UNIUNEA EUROPEANĂ EUROPEAN UNION FINANCED PROJECT			
<b>C.N.C.F. "C.F.R." - S.A.</b>					
<b>CLIENT / CLIENT</b>					
<b>CONSULTANT / CONSULTANT</b>					
			Data Date	Semnatura / Signature	
Aprobat / Approved	Şef proiect / Project manager	R. Liuzza	12.12.2011		
Aprobat / Approved	Coordonator Secțiune 1 / Section 1 Coordinator	C. Gambelli	12.12.2011		
Verificat / Checked	Expert Cheie / Key Expert	P. Amodio	12.12.2011		
<b>SUBCONTRACTANT / SUBCONTRACTOR</b>					
			Data Date	Semnatura / Signature	
Aprobat / Approved	Responsabil Subcontractant / Subcontractant Responsible	A. Stancu - Dinulescu	12.12.2011		
Încornit / Elaborated	Proiectant / Designer	ing. Juganaru Adriana	12.12.2011		
Reabilitarea liniei de cale ferată Braşov - Simeria, parte componentă a coridorului IV Pan European, pentru circulaţia trenurilor cu viteză maximă de 160 km/h, Tronçonul : Braşov - Sighişoara Rehabilitation of the railway line Braşov - Simeria, component Part of the IV Pan-European Corridor, for the trains circulation with maximum speed of 160 km/h, Section : Braşov - Sighişoara				<b>Project/Project</b> <b>2004/RO16/PPA003</b> <b>Faza / Phase:</b> <b>D.E. / D.D.</b>	
<b>Denumire desen / Drawing Title :</b>					
<b>Statiă / Station VANATORI</b> <b>Schemele de control ale secţiunilor izolate la CE</b> Schemes for track circuit status detection by interlocking system					
Codificare / Codification System			Scara / Scale / Fără / No scale	LOT / LOT	Nr. / No 01 / 02
E	A	5	1	0	1
E	1	7	B	X	S
E	0	1	7	2	0
E	1	7	B	X	S
E	0	1	7	2	0
E	1	7	B	X	S
E	0	1	7	2	0

945x297=0.3mp

ESTE INTERZISA MODIFICAREA, INSTRUMENTAREA, COPEREA SI MULTIPLICAREA ACESTOR SCHEME ELECTRICE SUBI FORMA TIPARITA SAU ELECTRONICA, FARA APROBAREA SORSA A AREI CARE ARE DREPTUL DE PROPRIETATE INTELECTUALA ASUPRA ACESTORA  
 AREX ISI REZERVA DREPTUL DE A MODIFICA ACESTE SCHEME ELECTRICE ATUNCI CAND ESTE NECESAR.



Statiă: Vanatori